

# **ELECTRÓNICA ANALÓGICA**

## **10 AMPLIFICADORES**

**Profesor: Javier Salgado**

## INTRODUCCIÓN

- Amplifican la tensión, corriente o potencia a partir de señales "más débiles".
- La señal a amplificar puede venir de:
  - Micrófono para señales de audio o antena para señales de radio frecuencia.
  - Transductores térmicos, velocimétricos, luminosos...
  - Consigna para la activación y el control de actuadores de potencia.
  - De otras etapas amplificadoras.
- Se utilizan en receptores de señal, repetidores, equipos de sonido, video y TV, equipos de medida , generadores de señal y en control de actuadores.
- Forman parte fundamental de la instrumentación para los ensayos y practicas de laboratorio.
- Necesitan la aportación de una fuente de alimentación para los elementos activos de que se componen.
- Elementos activos de los amplificadores:
  - Transistores, válvulas, CI operacionales o CI específicos: Audio, video, sintonizadores, CI diferenciales.

## CLASIFICACIÓN:

### 1. Según el elemento activo:

- Transistores unipolares: Emisor común (EC), Colector común (CC), Base común (BC)
- Transistores bipolares: FET o MOS(potencia)
- Transistores especiales.
- Circuitos integrados: Operacionales y específicos de audio, video, instrumentación.

### 2. Según el tipo de señal

- De CC: En fuentes de alimentación o para activación de actuadores(válvulas, motores, lámparas, relés..)
- De Señal:
  - Baja frecuencia: amplificación de transductores para medida
  - Media frecuencia: Amplificación de voz o música(20Hz-20KHz)
  - Alta frecuencia: Amplificación de video (15Hz-15MHz).
  - Señal de radiofrecuencia>20KHz.

### 3. Según la potencia

- De pequeña señal: Etapas previas de amplificación o para corrientes débiles.
- De potencia: últimas etapas de amplificación o para corrientes grandes.
- Clase A: No se recorta la señal.
- Clase B: La señal se recorta durante medio semiciclo.
- Clase C: La señal se recorta durante más de un semiciclo.
- Clase AB:La señal se recorta durante menos de un semiciclo

#### 4. Según las etapas de amplificación

- Monoetapa: Simple, diferencial, realimentación.
- Multietapa
  - Acoplamiento: Directo, RC, LC, con transformador.

#### **CARACTERÍSTICAS DE LOS AMPLIFICADORES**

- **Ganancias**
  - En tensión:  $A_v = V_s/V_e$ ;  $A_v(\text{dB}) = 20\log(A_v)$
  - En Corriente:  $A_I = I_s/I_e$ ;  $G_I(\text{dB}) = 20\log(A_I)$
  - En Potencia:  $A_p = P_s/P_e$ ;  $A_p(\text{dB}) = 10\log(A_p)$

##### Ganancias a frecuencias medias:

- Son las ganancias en la zona lineal de amplificación, para la que dichas ganancias son máximas(amplificación máxima).
  - Se encuentran dentro del ancho de banda del amplificador.
- **Frecuencias de corte y ancho de banda**
    - **Las frecuencias de corte las determinan los elementos capacitivos(condensadores y capacidades parásitas) y resistivos del circuito.**
    - Las frecuencias de corte delimitan la zona lineal (de amplificación).
    - El ancho de banda es la diferencia entre la frecuencia de corte superior e inferior
    - A las frecuencias de corte la ganancia en tensión cae 3dB con respecto a la ganancia a frecuencias medias.También se puede expresar como el 70% de la ganancia a frecuencias medias.
      - $A_v(f_c) = A_{v_m}/\sqrt{2} = 0,7 \cdot A_{v_m}$ ;
      - $A_v(f_c)|\text{dB} = 20\log A_{v_m} - 20\log 2^{1/2} = 20\log A_{v_m} - 10\log 2 = 20\log A_{v_m} - 3\text{dB}$
    - A las frecuencias de corte la potencia cae 3dB con respecto a la ganancia a frecuencias medias.También se puede expresar como el 50% de la ganancia a frecuencias medias.
      - $A_p(f_c) = A_{p_m}/2 = 0,5 \cdot A_{p_m}$ ;
      - $A_p(f_c)|\text{dB} = 10\log G_{p_m} - 10\log 2 = 20\log A_{p_m} - 3\text{dB}$
      - **$A_p = A_v \cdot A_I$**
  - **Desfase**
    - Es la diferencia de fase entre la señal de entrada y de salida.
    - En la zona lineal el desfase es de 0° o 180°.
  - **Distorsión**
    - En la zona lineal(dentro del ancho de banda):
      - En amplitud: La amplitud de la salida queda recortada o deformada.
      - En frecuencia: La frecuencia de la salida es diferente de la de entrada.
      - En fase: Se produce desfase entre la entrada y la salida <> de 180°.

La presencia de condensadores en un amplificador hace que la ganancia de éste dependa de la frecuencia. Los condensadores de acoplo y desacoplo limitan su respuesta a baja frecuencia, y los parámetros de pequeña señal de los transistores que dependen de la frecuencia así como las capacidades parásitas asociadas a los dispositivos activos limitan su respuesta a alta frecuencia. Además un incremento en el número de etapas amplificadoras conectadas en cascada también limitan a su vez la respuesta a bajas y altas frecuencias.



**Figura 3.1.** Ganancia de un amplificador frente a la frecuencia para a) amplificador general, b) amplificador sin condensadores de acoplo y desacoplo (amplificador directamente acoplado).

En la figura 3.1.a se muestra la ganancia de un amplificador en función de la frecuencia. Claramente se identifican tres zonas: frecuencia bajas, frecuencias medias y frecuencias altas. A frecuencias bajas, el efecto de los condensadores de acoplo y desacoplo es importante. A frecuencias medias, esos condensadores presentan una impedancia nula pudiéndose ser sustituidos por un cortocircuito. A frecuencias altas, las limitaciones en frecuencia de los dispositivos activos condicionan la frecuencia máxima de operación del amplificador. Esas zonas están definidas por dos parámetros: frecuencia de corte inferior o  $f_L$  y frecuencia de corte superior o  $f_H$ . Ambos parámetros se definen como la frecuencia a la cual la ganancia del amplificador decae en  $1/\sqrt{2}$  o 0.707 con respecto a la ganancia del amplificador a frecuencias medias. El ancho de banda del amplificador o *bandwidth* (BW) se define como

$$\boxed{BW = f_H - f_L} \quad (3.4)$$

- **Impedancia de salida:**

Es la impedancia vista desde los terminales de salida del amplificador, que está en serie con la tensión amplificada. que genera, el amplificador, y que debe ser lo más pequeña posible.

- **Impedancia de entrada:**

Es la impedancia vista desde los terminales de entrada del amplificador, y que debe ser lo más grande posible.

- **Tensión máxima y mínima de salida**

- Que es capaz de generar en la zona lineal sin distorsión.

- **Tensión máxima y mínima de entrada**

Que es capaz de amplificar en la zona lineal sin distorsión.

- **Temperaturas de trabajo**

Límites de funcionamiento para temperaturas extremas.

- **Factor de ruido:**

- Es el ruido que aporta el amplificador debido a sus componentes internos, y que de dependerá de la temperatura y la frecuencia.

- **Relación señal ruido: S/N**

- Es el cociente entre el nivel de señal y de ruido en la zona lineal de trabajo, y que debe ser lo mayor posible.

- **Producto de ganancia por ancho de banda:  $A_{vm} \cdot (f_H - f_L)$**

### ANALISIS DE UN AMPLIFICADOR

- **En corriente continua:**
  - Los condensadores son circuitos abiertos.
  - Se calculan las corrientes y tensiones de polarización (punto de trabajo) y la recta de carga estática.
- **En corriente alterna:**
  - **Frecuencia medias:**
    - Los condensadores y las tensiones de alimentación son cortocircuitos:
      - Circuito equivalente y cálculo de corrientes y tensiones: Excursión máxima de salida sin distorsión de amplitud y recta de carga dinámica.
      - Estudio con parámetros T, h, π ó g: Circuito equivalente con los parámetros
    - Cálculo de ganancias e impedancias de entrada y salida.
  - **Bajas frecuencias:**
    - Se tienen en cuenta los condensadores y la impedancia en paralelo con los mismos : Polos y ceros que determinan la frecuencia de corte inferior.
  - **Altas frecuencias:**
    - Se tienen en cuenta las capacidades parásitas de los transistores y la impedancia en paralelo con los mismos :Polos y ceros que determinan la frecuencia de corte superior.

### ESTUDIO DE UN AMPLIFICADOR

- **En corriente continua:**
  - Se desconecta la señal de entrada.
  - Se miden las corrientes y tensiones de polarización (punto de trabajo) y la recta de carga estática.
- **En corriente alterna:**
  - **Frecuencia medias:**
    - Se parte de una tensión y frecuencia muy baja.
    - Se aumenta la frecuencia hasta que la salida es estable y máxima sin recortarse (saturación)=>Avm=Vs/Ve.

**Impedancia de entrada:**

Metodo1: Se mide la corriente de entrada y la tensión de entrada:  $Z_e = V_e / I_e$   
 Metodo2: Se conecta una resistencia variable en serie con la entrada y se varía dicha resistencia hasta que la tensión a la entrada del amplificador sea la mitad que la de entrada y se mide la resistencia variable.

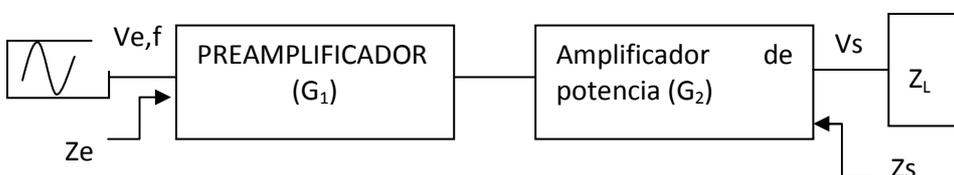
**Impedancia de salida:**

Metodo1: Se mide la corriente de la carga y la tensión de la carga:  
 $Z_s = (V_{sinRL} - V_{sconRL}) / I_L$   
 Metodo2: Se sustituye la carga por una resistencia variable y se varía dicha resistencia hasta que la tensión a la salida del amplificador sea la mitad que sin la carga y se mide la resistencia variable.

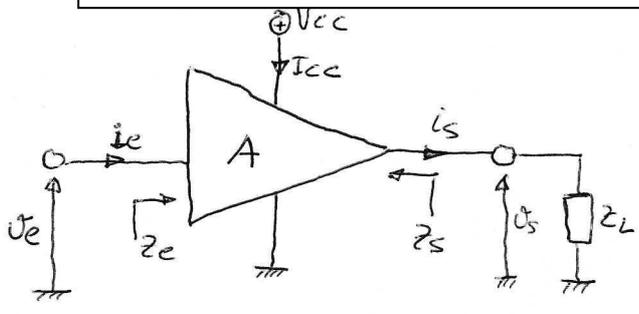
- **Frecuencia de corte inferior:**
  - Se baja la frecuencia hasta que  $A_v = 0,7 A_{vm}$ .
- **Frecuencia de corte superior:**
  - Se aumenta la frecuencia hasta que  $A_v = 0,7 A_{vm}$ .

**Ganancia en tensión:  $A_v = G_1 \cdot G_2$**

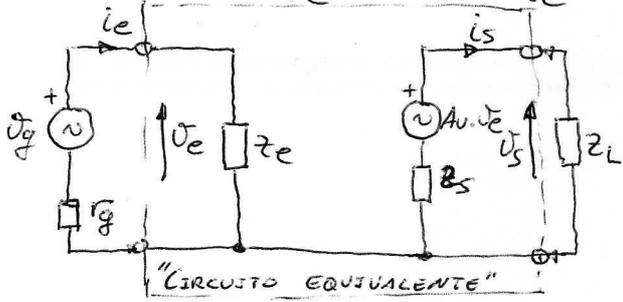
**Ganancia en potencia:  $G_p = A_v \cdot A_I$**



**CALCULOS CON LOS PARAMETROS CARACTERISTICOS DE UN AMPLIFICADOR**



$A_v = \frac{V_s}{V_e}$  ;  $A_i = \frac{I_s}{I_e}$



$I_e = \frac{V_g}{z_e + r_g}$  ;  $I_s = \frac{A_v \cdot V_e}{z_s + z_L}$

$A_i = \frac{I_s}{I_e} = \frac{V_s}{V_g} \cdot \frac{z_e + r_g}{z_s + z_L}$

$\eta = \frac{P_L}{P_{cc}} = \frac{V_s^2}{R_L (V_{cc} \cdot I_{cc})}$  "Rendimiento de potencia"  
 Para  $V_s$  en valor eficaz

Ejemplo

Datos:  $V_{g_{max}} = 10\text{mV}$ ,  $z_g = 600\Omega$  ⇒ "Generador"  
 $z_e = 20\text{k}\Omega$ ,  $z_s = 1\text{k}\Omega$ ,  $A_v = -200$   
 Polos:  $f_{p1} = 1\text{Hz}$ ,  $f_{p2} = 10\text{Hz}$ ,  $f_{p3} = 1\text{kHz}$   
 Ceros:  $f_{c0} = 500\text{Hz}$ ,  $f_{cPH} = 1\text{MHz}$   
 $z_L = 10\text{k}\Omega$  ⇒ "Carga"  
 $V_{cc} = 25\text{V}$ ,  $I_{cc} = 3.5\text{mA}$  ⇒ "F. Alim."

$V_{s_{max}} = A_v \cdot V_{e_{max}}$

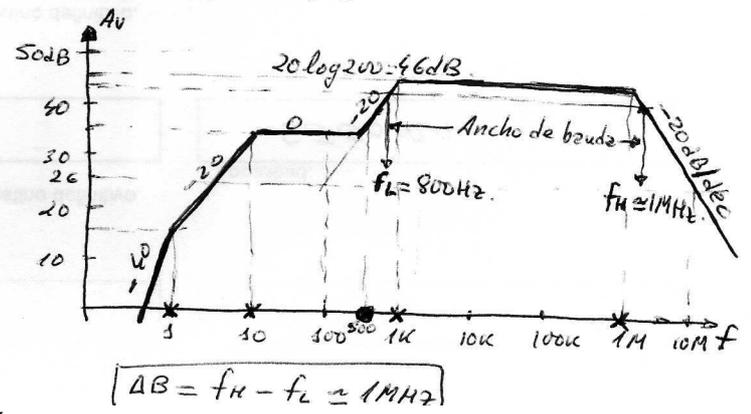
$I_{e_{max}} = \frac{V_{g_{max}}}{z_g + z_e} = \frac{10\text{mV}}{(0.6 + 20)\text{k}\Omega} = 0.485\mu\text{A}$

$V_{e_{max}} = I_{e_{max}} \cdot z_e = 0.485\mu\text{A} \cdot 20\text{k}\Omega = 9.7\text{mV}$

$V_{s_{max}} = 200 \cdot 9.7\text{mV} = 1.95\text{V}$

$A_i = \frac{1.95\text{V}}{10\text{mV}} \cdot \frac{20\text{k}\Omega + 0.6\text{k}\Omega}{1\text{k}\Omega + 10\text{k}\Omega} = 365$

$\eta = \frac{1.95^2/2}{10 \cdot 25 \cdot 3.5} = 0.21\%$



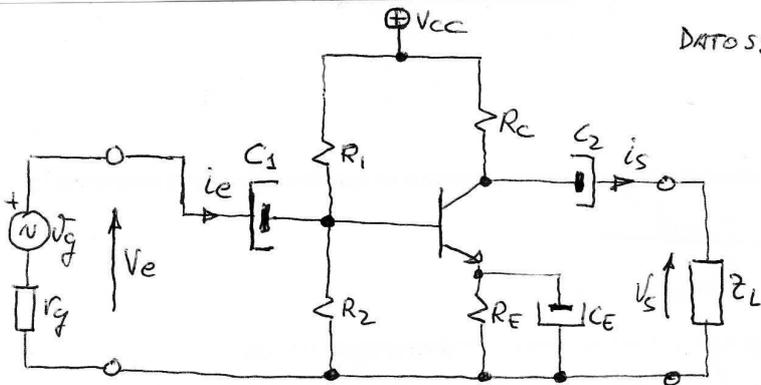
**Amplificador en Emisor Común**

- Es muy empleado en etapas previas de amplificadores de audio, siendo de clase A.
- La entrada es por la base y la salida por colector.
- C1 y C2 son los condensadores de acoplo que separa la señal de la CC de polarización y son dos polos que marcan la frecuencia de corte inferior.
- Ce desacopla la señal para que no intervenga en la polarización, además elimina a la resistencia R4 para la señal. Además marca la frecuencia de corte inferior.

ANALISIS en CC: Se abre el interruptor para aislar la señal del generador, los condensadores son circuitos abiertos. Se calcula:  $I_{c_{sat}}$ ,  $I_c$ ,  $I_E$ ,  $V_{CE}$ ,  $I_{CC}$ ,  $P_{CC}$

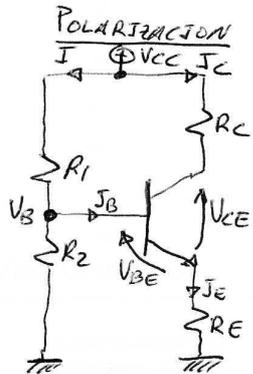
ANALISIS en CA: Se cierra el interruptor, los condensadores y  $V_{cc}$  son cortocircuitos. Se calcula:

- 1.- Frecuencias medias:  $r_e$ ,  $Z_e$ ,  $Z_s$ ,  $A_v$ ,  $A_i$ ,  $V_{s_{max}}$  y  $V_{e_{max}}$  sin distorsión
- 2.- Frecuencias bajas: Los polos (-20dB/dec)  $f_i$ , los ceros (+20dB/dec)  $f_0$ , La frecuencia de corte inferior  $f_L$ .
- 3.- Frecuencias altas: Los polos  $f_i$ , La frecuencia de corte superior  $f_H$ .
- 4.- Ancho de banda  $\Delta B$  y Función de transferencia  $A_v(f)$



DATOS:  $V_{CC} = 12V$ ,  $R_g = 600\Omega$ ,  $Z_L = 10K\Omega$   
 $C_1 = C_2 = 12\mu F$ ,  $C_E = 47\mu F$   
 $R_1 = 18K\Omega$ ,  $R_2 = R_C = 3.6K\Omega$ ,  $R_E = 1K\Omega$   
 $V_{BE} = 0.7V$ ,  $\beta = 400$ ,  $C_{be} = 13pF$ ,  $C_{bc} = 4pF$

$$I_{CSAT} = V_{CC} / (R_C + R_E)$$



$$I = \frac{V_{CC}}{R_1 + R_2} \cdot R_2$$

$$V_B = R_2 \cdot I$$

$$I_C = I_E = \frac{V_B - V_{BE}}{R_E}$$

$$V_{CE} = V_{CC} - (R_C + R_E) I_C$$

$$P_{CC} = (I + I_C) \cdot V_{CC}$$

Está centrado en 6V. Se puede centrar aumentando/disminuyendo la  $R_C$ , ó  $V_B$  con  $R_1$  y  $R_2$ .

$$I_C = I_E = \frac{2 - 0.7}{1} = 1.3 \mu A$$

$$P_{CC} = (0.555 + 1.3) \cdot 12 = 22.26 \mu W$$

$$V_{CE} = 12 - (3.6 + 1) \cdot 1.3 = 8.0V$$

$$I_{CSAT} = V_{CC} / (R_C + R_E) = 12V / (3.6K + 1K) = 2.6mA$$

### FRECUENCIAS MEDIAS

$$r_e = \frac{25mV}{1.3mA} = 19.23\Omega$$

$$Z_e = 18K // 3.6K // 400 \cdot 0.019 = 2.45K\Omega$$

$$Z_s = 3.6K\Omega$$

$$A_v = - \frac{R_C // R_L}{r_e} = - \frac{3.6K // 10K}{0.019} = 137$$

Sin  $C_E$ :  $A_v = - \frac{r_c}{r_e + R_E} = - \frac{2.64}{1.019} = -2.6$

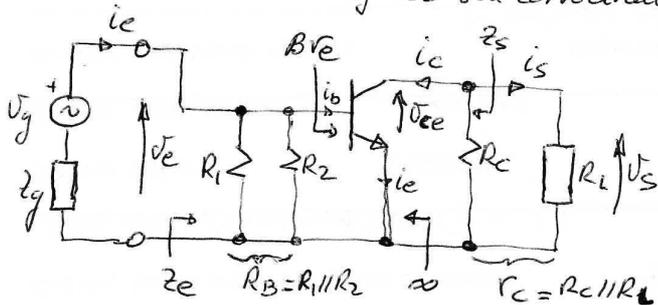
"Desfase de 180° entre  $v_e$  y  $v_s$ "

$$V_{smax} = 1.3 \cdot 2.64 = 3.43V$$

$$V_{emax} = \frac{3.43}{1.37} = 2.5mV$$

### FRECUENCIAS MEDIAS

dos condensadores y  $V_{CC}$  son cortocircuitos



Resistencia de emisor:  $r_e = \frac{25mV}{I_E}$

$$Z_e = R_B // \beta r_e \quad Z_s = R_C$$

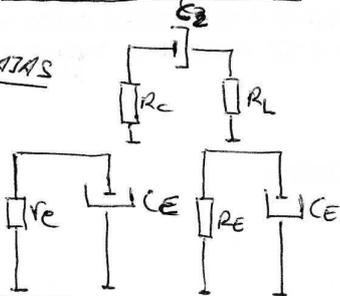
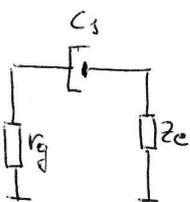
$$A_v = - \frac{r_c}{r_e}$$

EXCURSION MAXIMA SALIDA

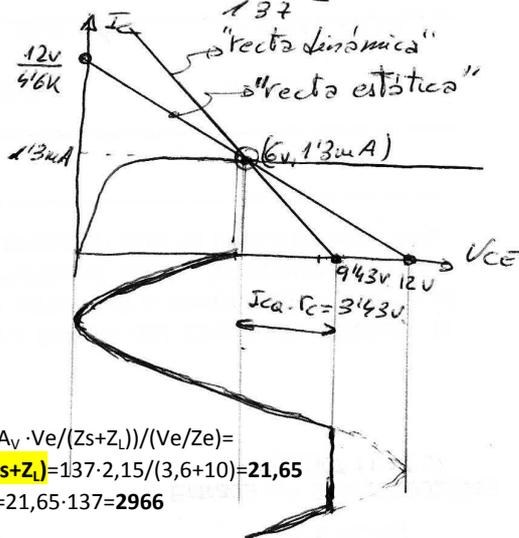
$$V_{smax} = I_C \cdot r_c$$

$$V_{emax} = V_{smax} / A_v$$

### FRECUENCIAS BAJAS



$f_{ps} = \frac{1}{2\pi C_1 (R_g + Z_e)}$	$f_{pe} = \frac{1}{2\pi C_E \cdot r_e}$
$f_{p2} = \frac{1}{2\pi C_2 (R_C + R_L)}$	$f_{E0} = \frac{1}{2\pi C_E \cdot R_E}$



$$A_i = i_s / i_e = (A_v \cdot V_e / (Z_s + Z_i)) / (V_e / Z_e) = A_v \cdot Z_e / (Z_s + Z_i) = 137 \cdot 2.15 / (3.6 + 10) = 21.65$$

$$A_p = A_i \cdot A_v = 21.65 \cdot 137 = 2966$$

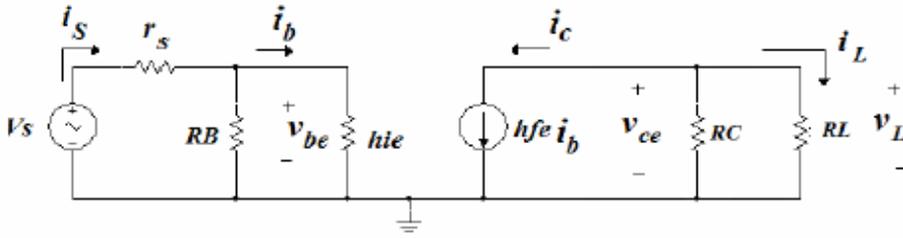
### FRECUENCIAS BAJAS

$$f_{ps} = \frac{1}{2\pi \cdot 12\mu (0.6 + 2.45)} = 4.8Hz, f_{p2} \approx 1Hz$$

$$f_{pe} = \frac{1}{2\pi \cdot 47 \cdot 0.019} = 178Hz, f_{E0} = 3.4Hz$$

Como  $f_E \gg f_1, f_2$  y  $f_{E0} \Rightarrow f_L < f_E = 178Hz$

**Modelo con parámetros híbridos en frecuencias medias.**

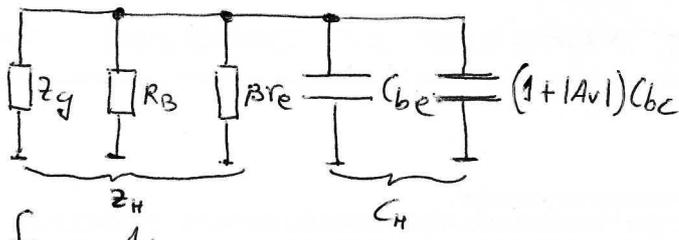


$h_{fe} = \beta$   
 $h_{ie} = h_{fe} \cdot r_e$

FRECUENCIAS ALTAS

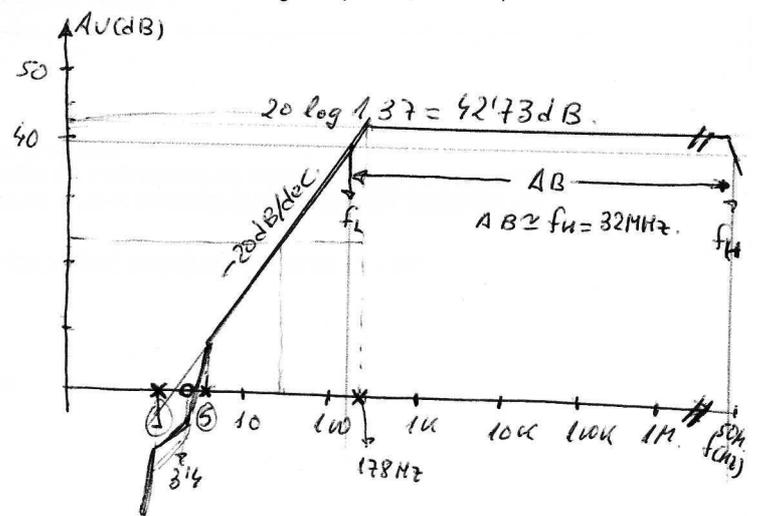
Actúan las capacidades parásitas del transistor:  $C_{be}$  y  $C_{bc}$ .

$Z_H = 0'6 \parallel 18 \parallel 3'6 \parallel 40 \cdot 0'019 = 0'469 k\Omega$   
 $C_H = 137(1 + 137) \cdot 4 = 0'565 nF$   
 $f_H = \frac{1}{2\pi \cdot 0'469 k \cdot 0'565 n} = 32 MHz$



$f_H = \frac{1}{2\pi \cdot Z_H \cdot C_H}$

$Z_H = Z_g \parallel R_B \parallel \beta r_e$   
 $C_H = C_{be} + (1 + |A_v|) C_{bc}$



Se puede bajar el valor de la frecuencia de corte superior con un condensador en paralelo con la carga.

Con un condensador  $C = 2 nF \Rightarrow f_H = 1 / (2\pi \cdot r_c \cdot C) = 30 KHz$

**Rendimiento máximo:**

Cuando a la salida se obtiene la salida máxima sin distorsión

$\eta_{max} = P_L / P_{CC} = \frac{V_{Lpmax}^2}{(2R_L \cdot P_{CC})} = \frac{3,43^2}{(2 \cdot 10 \cdot 22,26)} = 2,6\%$

DISEÑO:  $A_v = 42 dB, i_{Lmax} = 0,223 mA, V_{CC} = 12v, f_{polo-cero} < 1 KHz$

**Elección del transistor:**

$V_{CE0} > 2V_{CC} = 24v, I_{cmax} > 10 \cdot i_{Lmax} = 2,23 mA; \beta = 200$

**Punto de trabajo:**

$V_{CE} = V_{CC} / 2 = 6v$   
 $I_c > 3 \cdot i_{Lmax} = 0,669 mA$

**Elección de  $R_E$**

Para  $R_c = 10R_E$   
 $R_E = (V_{CC} - V_{CE}) / 11I_c = 6v / (11 \cdot 0,669 mA) = 0,815 K\Omega \Rightarrow R_E = 820\Omega$   
 $R_c = 8k2\Omega$

Elección de  $R_1$  y  $R_2$

$$V_B = V_{BE} + V_E = 0,7 + R_E \cdot I_E = 0,7 + 0,82 \cdot 0,669 = 1,24 \text{v}$$

$$R_1 = (V_{CC} - V_B) / I_E / \beta = (12 - 1,24) / 0,669 / 200 = 3,2 \text{M}\Omega; \text{ sin } R_2$$

Si se instalara con  $R_2$ :

$$\left. \begin{aligned} V_B &= V_{CC} \cdot R_2 / (R_1 + R_2) = 12 \text{v} \cdot R_2 / (R_1 + R_2) = 1,24 \text{v} \rightarrow R_2 / (R_1 + R_2) = 1,24 / 12; R_2 / (R_1 + R_2) = 0,1 \\ R_1 / R_2 &= \beta \cdot R_E / 10 = 200 \cdot 0,815 / 10 = 16,3 \text{K}\Omega \rightarrow R_1 \cdot R_2 / (R_1 + R_2) = 16,3 \\ R_2 / (R_1 + R_2) &= 16,3 / R_1 = 0,1 \Rightarrow R_1 = 163 \text{K}\Omega \Rightarrow R_1 = 160 \text{K}\Omega \\ R_2 / (163 + R_2) &= 0,1 \Rightarrow R_2 = 18,11 \text{K}\Omega \Rightarrow R_2 = 18 \text{K}\Omega \end{aligned} \right\}$$

Excursión máxima de salida:  $I_C \cdot (R_C // R_L) = 0,669 \cdot 8 \text{k} // 10 \text{k} = 3 \text{v de pico}$

$$r_e = 25 \text{mV} / I_C = 8,33 \Omega$$

Para  $R_L = 10 \text{K}\Omega \Rightarrow A_v = r_c / r_e = (8,2 \text{k} // 10 \text{k}) / 0,008 = -563 = 20 \cdot \log(A_v) = 20 \log 180 = 55 \text{dB}$   
**45dB es superior a la ganancia que nos piden, luego es correcto el diseño.**

$$C_1 = 1 / (2\pi Z_1 f_L) = 1 / ((2\pi \cdot R_B // \beta r_e) \cdot f_L) = 1 / (2\pi \cdot (3,6 \text{k} // 201 \cdot 0,008 \text{k})) \cdot 1 \text{KHz} = 139,7 \text{nf}$$

$$C_1 = 130 \text{nf} (-20 \text{dB/dec})$$

Condensador  $C_2$ :

$$C_2 = 1 / (2\pi Z_2 f_L) = 1 / ((2\pi \cdot (R_C + R_L) \cdot f_L) = 1 / (2\pi \cdot (1,8 \text{k} + 10 \text{k}) \cdot 1 \text{KHz}) = 13,5 \text{nf}$$

$$C_2 = 13 \text{nf} (-20 \text{dB/dec})$$

Condensador  $C_E$ :

$$\text{polo: } C_E = 1 / (2\pi Z_E f_L) = 1 / (2\pi \cdot r_e \cdot f_L) = 1 / (2\pi \cdot 0,008 \text{k} \cdot 1 \text{K}) = 19 \mu\text{f}$$

$$C_E = 18 \mu\text{f} (-20 \text{dB/dec})$$

$$\text{cero: } f_{E_0} = 1 / (2\pi R_E C_E) = 1 / (2\pi \cdot 0,18 \text{k} \cdot 18 \mu) = 49 \text{Hz} (+20 \text{dB/dec})$$

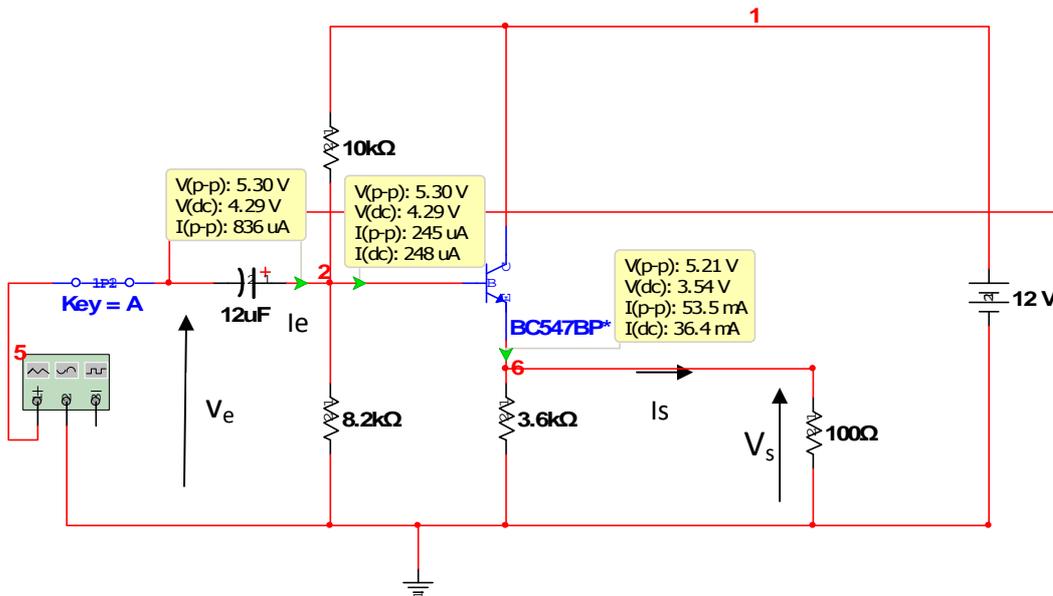
Como los polos y el cero están a la misma frecuencia:

Pendientes en el lado de baja:  $-20 \text{dB} \cdot 3 + 20 \text{dB} = -40 \text{dB/dec} (2 \text{ polos})$

$$f_L = f_{\text{polo-cero}} / (2^{1/n} - 1)^{1/2} = 1 \text{KHz} / (2^{1/2} - 1)^{1/2} = 1,55 \text{KHz}$$

## Amplificador en Colector Común

- Es muy empleado en etapas adaptadoras de impedancia ( $Z_e$  muy grande,  $Z_s$  muy pequeña,  $A_v < 1$ ).
- La entrada es por la base y la salida por emisor.
- $C_1$  y  $C_2$  son los condensadores de acoplo que separa la señal de la CC de polarización y son dos polos que marcan la frecuencia de corte inferior.
- El circuito en CC es igual que en Emisor común
- $I_{CSAT} = V_{CC} / (R_E // R_L) = 12 \text{v} / 0,097 \text{k} = 123,7 \text{mA}$
- $V_B = \frac{V_{CC} \cdot R_2}{R_1 + R_2} = 5,4 \text{v}$ ;  $V_E = V_B - V_{BE} = 4,7 \text{v}$ ;  $I_E = V_E / (R_E // R_L) = 48,5 \text{mA} = I_C$
- $V_C = V_{CC} = 7,29 \text{v}$
- $V_{CE} = V_C - V_E = 7,29 \text{v} \Rightarrow$  **No está centrado en 6v. Se puede centrar Aumentando  $V_B$  con  $R_1$  y  $R_2$ .**



En los cálculos del punto de trabajo hemos despreciado  $I_B$ .

Si no despreciamos  $I_B$  salen los resultados de la simulación:  $I_E=36,4\text{mA}$ ,  $V_B=4,29\text{v}$ ,  $V_{CE}=8,46\text{v}$

**Resistencia de emisor:**  
 $r_e = \frac{25\text{mV}}{I_E} = 25\text{mV}/36,4\text{mA}$

$r_e = 0,68\Omega$

**Ganancia en tensión:**

Para  $r_E = R_E // R_L$

$A_v = V_s / V_e = r_E / (r_e + r_E) = 97 / (97 + 0,68) = 0,992$ .  $A_v(\text{dB}) = 20 \cdot \log(A_v) = 20 \log 0,992 = -0,061\text{dB}$   
 "No hay inversión de fase ( $0^\circ$ )"

**Impedancia de entrada:**

$$Z_e = V_e / i_e = R_B // \beta \cdot (R_E + r_e) = 10\text{K} // 8,2\text{K} // 200 \cdot (3,6 // 0,1\text{K}) = 4,5\text{K} // 19,4\text{K} = 3,65\text{K}\Omega$$

**Impedancia de salida ( $V_g=0$ ):**

$$Z_s = r_e // R_E = 0,68\Omega$$

**Excursión máxima de salida y tensión máxima de entrada:**

$V_{L\text{max}} = I_E \cdot r_E = 36,4\text{mA} \cdot (3,6\text{k} // 0,1\text{k}) = 3,53\text{v} \Rightarrow$  Coincide con  $V_E \Rightarrow$  "Recta de carga estática coincide con la dinámica porque no hay condensador a la salida".

$$V_{e\text{max}} = V_{L\text{max}} / A_v = 3,53 / 0,992 = 3,56\text{v}$$

Si  $R_2 = 100\text{K}\Omega \Rightarrow I_E = 60\text{mA}$ ;  $V_{CE} = 5,82\text{v} = V_{L\text{max}}$ ;  $r_e = 0,41\Omega$ ,  $A_v = 0,995$ ,  $Z_e = 6,2\text{K}\Omega$ ,  $Z_s = 0,4\Omega$   
 $\Rightarrow$  "Mejoran las características si se aprovecha el máximo rango de salida"

**Frecuencia de corte inferior:**

$$f_L \approx f_1 = 1 / (2\pi Z_1 C_1) = 1 / (2\pi \cdot Z_e \cdot C_1) = 1 / (2\pi \cdot 3,6\text{k} \cdot 12\mu) = 3,6\text{Hz}$$

## Amplificador en Base Común

- Es muy empleado en amplificadores de radiofrecuencia ( $Z_e$  muy pequeña,  $Z_s$  muy grande,  $A_v$  grande).
- La entrada es por el emisor, y la salida por la base. El generador puede ser una antena.
- $C_1$  y  $C_2$  son los condensadores de acoplo que separa la señal de la CC de polarización y son dos polos que marcan la frecuencia de corte inferior.
- El circuito en CC es igual que en Emisor común



FET:  $I_{DSS}=2,74\text{mA}$ ,  $g_m=1,53\text{mA/v}$ ,  $V_p=-3\text{v}$ ,  $C_{gd}=1,6\text{pf}$ ,  $C_{gs}=2,41\text{pf}$

Siendo  $g_m$  la transconductancia del FET.

En Contínua

$V_{DS}=V_D-V_S=10-4,41=5,6\text{v}$ ,  $V_{GS}=V_G-V_S=2,11-4,41=-2,3\text{v}$ ,  $|V_p|-|V_{GS}|=0,7\text{v}<V_{DS}=>$ "SAT"

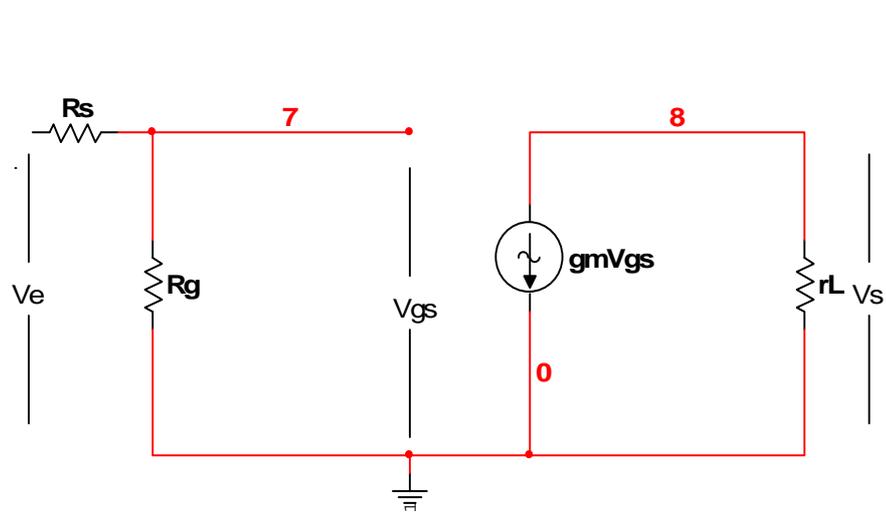
Criterio de diseño:

$$R_s = \frac{V_{pmax}}{I_{DSSmax}} - \frac{V_{pmin}}{I_{DSSmin}}$$

$R_G > 100\text{K}\Omega$

En Frecuencias medias

CIRCUITO EQUIVALENTE:



$R_s=120\Omega$

$V_e=V_{gs}$ ,  $V_s=-g_m \cdot V_{gs} \cdot r_L$

$r_L=R_L//R_D=10\text{K}//3\text{K}=2,48\text{k}\Omega$

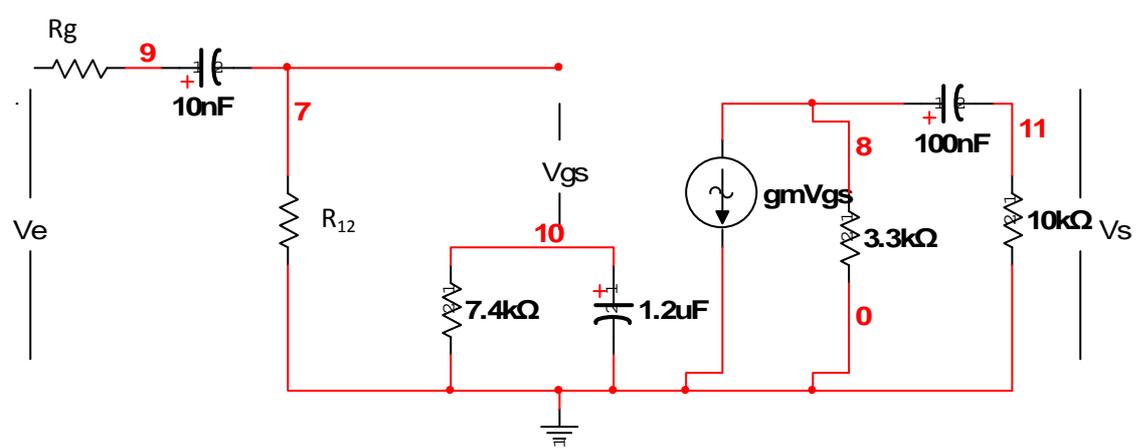
$A_v=V_s/V_e=384\text{mv}/100\text{mv}=3,84$

$A_v=-g_m \cdot r_L=-1,53 \cdot 2,48\text{K}=-3,84$

$Z_e=R_g=470\text{K}//100\text{K}=82\text{K}\Omega$

$Z_s=R_D=3\text{K}\Omega$

FRECUENCIA DE CORTE INFERIOR:



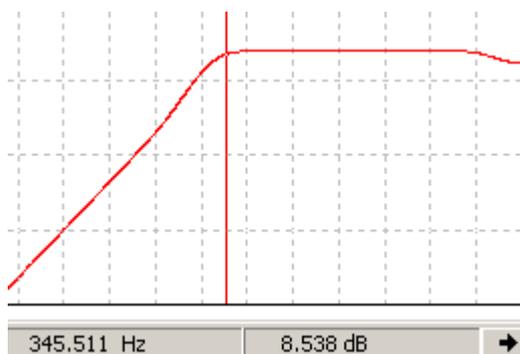
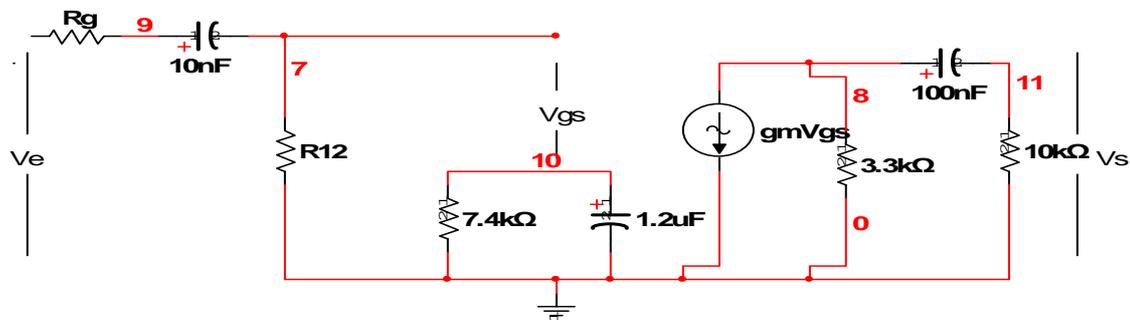
Condensador  $C_1$ : (polo) =  $f_1=1/(2\pi Z_1 C_1)=1/((2\pi \cdot (R_{12}+R_g) \cdot C_1)=1/(2\pi \cdot 82\text{K} \cdot 10\text{nf})=194\text{Hz}$

Condensador  $C_2$ : (polo) =  $f_2=1/(2\pi Z_2 C_2)=1/((2\pi \cdot (R_c+R_L) \cdot C_2)=1/(2\pi \cdot (3,3\text{k}+10\text{k}) \cdot 100\text{n})=120\text{Hz}$

Condensador  $C_s$ :  
 polo:  $f_s=1/(2\pi R_s C_s)=1/(2\pi \cdot 7,4\text{k} \cdot 1.2\text{u})=18\text{Hz}$   
 cero:  $f_{so}=1/(2\pi R_s C_s)=1/(2\pi \cdot 7,4\text{k} \cdot 1.2\text{u})=18\text{Hz}$

Como son iguales a la misma frecuencia se compensan las pendientes del polo y el cero de  $C_s$

$f_L=194\text{Hz}$ , por ser la mayor de todas.

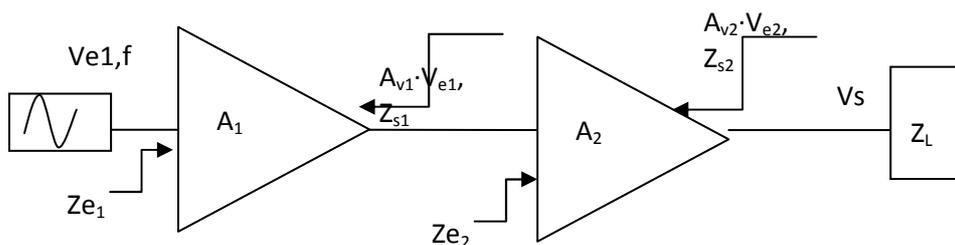


Observamos que la frecuencia de corte inferior es superior a la calculada (345Hz>194Hz), eso es por el error de que se produce al linealizar la curva.

FRECUENCIA DE CORTE SUPERIOR:  $f_H \approx 1 / ((2\pi \cdot (C_{gs} + C_{gd}(1 + g_m r_L) \cdot R_g // R_{12})) = 132\text{MHz}$

Ancho de banda =  $f_H = 132\text{MHz}$

### Multietapas



Se sitúan en serie

Etapas A<sub>1</sub> : Generador equivalente:  $A_{v1} \cdot V_{e1}$ ,  $Z_{s1}$  con  $f_{L1}, f_{H1}$

Etapas A<sub>2</sub> :  $A_{v2}$ ,  $Z_{e2}$  con  $(f_{L2}, f_{H2})$

Se estudian las etapas por separado:

- 1.- Se calcula la impedancia de entrada de la etapa2, que será la carga de la etapa1
- 2.- Se analiza la etapa 1:  $A_{v1}$ ,  $Z_{e1}$ ,  $Z_{s1}$ ,  $f_{L1}, f_{H1}$
- 3.- Se analiza la etapa 2:  $A_{v2}$ ,  $Z_{s2}$ ,  $f_{L2}, f_{H2}$
- 3.- Se analiza la etapa equivalente:

$$A_v = A_{v1} \cdot A_{v2}, Z_e = Z_{e1}; Z_s = Z_{s2}$$

$f_L =$  Frecuencia de corte inferior mayor de las dos

$f_H =$  Frecuencia de corte superior menor de las dos

# AMPLIFICADORES REALIMENTADOS

La realimentación (*feedback* en inglés) negativa es ampliamente utilizada en el diseño de amplificadores ya que presenta múltiples e importantes beneficios. Uno de estos beneficios es la estabilización de la ganancia del amplificador frente a variaciones de los dispositivos, temperatura, variaciones de la fuente de alimentación y envejecimiento de los componentes. Otro beneficio es el de permitir al diseñador ajustar la impedancia de entrada y salida del circuito sin tener que realizar apenas modificaciones. La disminución de la distorsión y el aumento del ancho de banda hace que la realimentación negativa sea imprescindible en amplificadores de audio y etapas de potencia. Sin embargo, presenta dos inconvenientes básicos. En primer lugar, la ganancia del amplificador disminuye en la misma proporción con el aumento de los anteriores beneficios. Este problema se resuelve incrementando el número de etapas amplificadoras para compensar esa pérdida de ganancia con el consiguiente aumento de coste. El segundo problema está asociado con la realimentación al tener tendencia a la oscilación lo que exige cuidadosos diseños de estos circuitos.

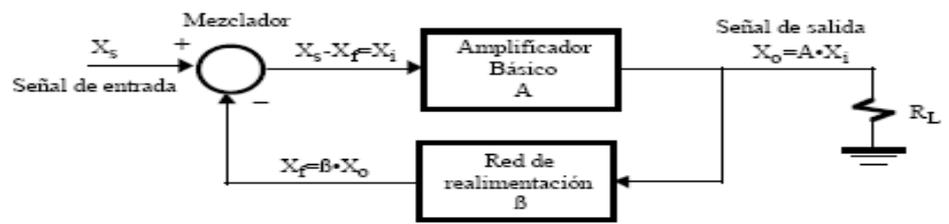


Figura 4.1. Diagrama de bloques de un circuito realimentado.

## 4.2.- Teoría básica de realimentación

La figura 4.1 describe el diagrama de bloques de un circuito realimentado constituido por un amplificador básico, una red de realimentación y un circuito mezclador o comparador. La señal de entrada  $X_s$  es restada en el mezclador con la señal  $X_f$  la cual es proporcional en un *factor de transmisión*  $\beta$  a la señal de salida  $X_o$  realimentada a través de la red de realimentación ( $X_f = \beta X_o$ ). La señal que llega al amplificador básico  $X_i$  es  $X_s - X_f$ . La denominación de realimentación negativa se debe a que el amplificador básico amplifica la señal de entrada restada con una parte de la señal de salida.

La ganancia del amplificador realimentado  $A_f$  se define

$$A_f = \frac{X_o}{X_s} \tag{4.1}$$

pero como  $X_i = X_s - X_f$ ,  $A = X_o / X_i$  y  $\beta = X_f / X_o$ , fácilmente se comprueba que

$$A_f = \frac{A}{1 + A\beta} \tag{4.2}$$

La ganancia del amplificador realimentado  $A_f$  es la ganancia del amplificador básico  $A$  dividida por el *factor de desensibilización*  $D = 1 + \beta A$ . La realimentación negativa se produce cuando  $\beta A > 0$ , luego  $A_f < A$  ya que  $D > 1$ . La realimentación positiva se produce cuando  $\beta A < 0$  y da lugar a circuitos no lineales.

Las ecuaciones 4.8 y 4.9 quedan reflejadas en la gráfica de la figura 4.3. Sin realimentación, el ancho de banda es  $f_H - f_L$  y con ella es  $f_{Hf} - f_{Lf}$ ; se puede observar claramente que  $f_{Hf} - f_{Lf} > f_H - f_L$ , luego se aumenta el ancho de banda. Sin embargo, este aumento es proporcional a la disminución de la ganancia del amplificador realimentado ( $A_{of}$ ). Por ejemplo, si a un amplificador con una  $A_o = 1000$  con una  $f_H = 200\text{kHz}$  se le introduce una realimentación tal que  $1 + A_o\beta = 20$ , entonces su  $f_{Hf}$  aumenta hasta 4MHz aunque su ganancia disminuye a  $A_{of} = 50$ .

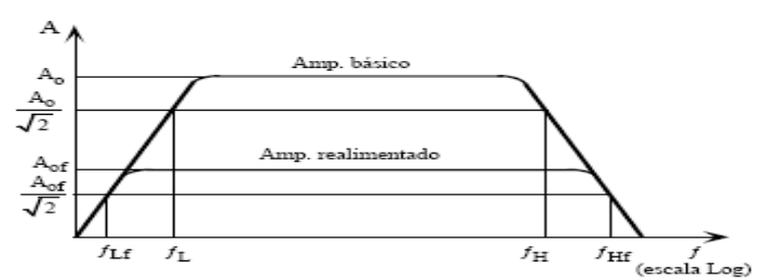


Figura 4.3. Respuesta en frecuencia de un amplificador sin y con realimentación.

## Configuraciones básicas

Un amplificador es diseñado para responder a tensiones o corrientes a la entrada y para suministrar tensiones o corrientes a la salida. En un amplificador realimentado, el tipo de señal muestreada a la salida (corriente o tensión) y el tipo de señal mezclada a la entrada (tensión o corriente) dan lugar a **cuatro tipos de topologías: 1) realimentación de tensión en serie o nudo-malla o nudo-serie, 2) realimentación de corriente en serie o malla-malla o malla-serie, 3) realimentación de corriente en paralelo o malla-nudo o malla-paralelo, y 4) realimentación de tensión en paralelo o nudo-nudo o nudo-paralelo.**

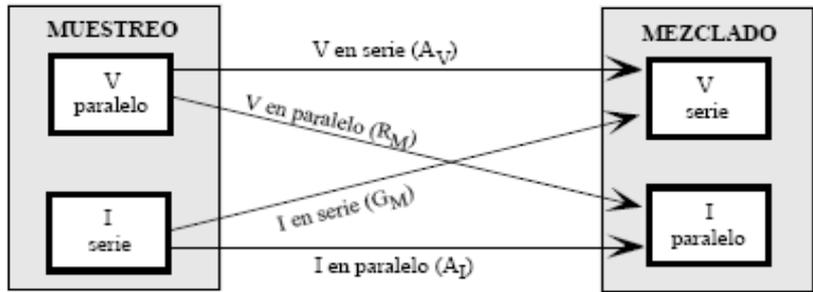


Figura 4.8. Topologías de amplificadores realimentados.

En la figura 4.8 se indica gráficamente las cuatro posibles topologías en función de la señal muestreada a la salida y la señal mezclada en la entrada. Además, cada una de las topologías condiciona el tipo de modelo de pequeña señal utilizado para el amplificador básico. Una realimentación V en serie utiliza el modelo equivalente de tensión ( $A_V$ ) del amplificador, una realimentación V en paralelo el modelo de **transresistencia ( $R_M$ )**, una realimentación I en serie el **de transconductancia ( $G_M$ )** y una realimentación I en paralelo el de corriente ( $A_I$ ).

## Ejemplo de amplificador realimentado

Los conceptos teóricos desarrollados en los anteriores apartados van a ser aplicados en el amplificador realimentado de la figura 4.13. Se pretende determinar la amplitud de la tensión de salida tensión de entrada  $v_s=10mV \text{ senwt}$ . Se trata de un amplificador básico de dos etapas que tiene u realimentación constituida por las resistencias  $R_{f1}$  y  $R_{f2}$ . El tipo de realimentación es tensión en serie.

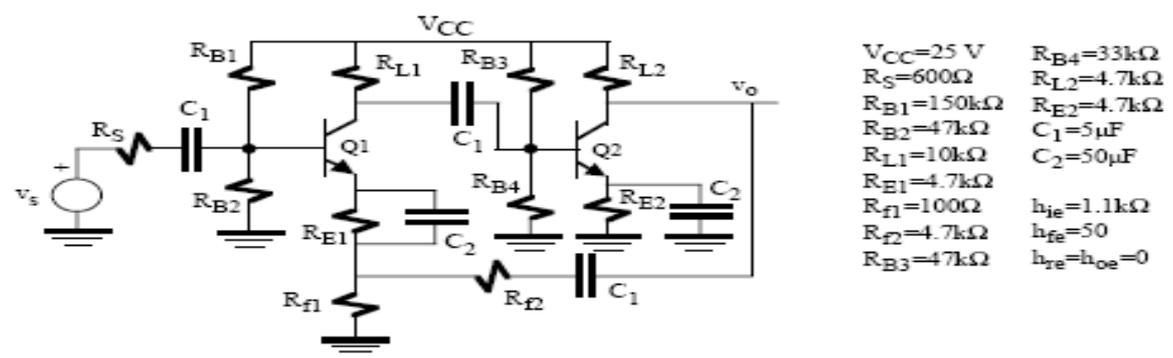


Figura 4.13. Amplificador realimentado de V en serie.

Red de realimentación

$$Z_{2f} = \left. \frac{v_o}{i_{of}} \right|_{i_{if}=0} = R_{f1} + R_{f2} = 4.8k\Omega$$

$$Z_{1f} = \left. \frac{v_{if}}{i_{if}} \right|_{v_o=0} = R_{f1} \parallel R_{f2} = 98\Omega$$

$$\beta = \left. \frac{v_{if}}{v_o} \right|_{i_{if}=0} = \frac{R_{f1}}{R_{f1} + R_{f2}} = 0.0208$$

## Tabla resumen de los amplificadores realimentados

	Tensión en serie	Corriente en serie	Corriente en par.	Tensión en par.
Señal compensada a la entrada	Tensión o serie	Tensión o serie	Corriente o paralelo	Corriente o paralelo
Señal muestreada a la salida	Tensión o paralelo	Corriente o serie	Corriente o serie	Tensión o paralelo
Fuente de la señal de entrada	Thevenin	Thevenin	Norton	Norton
Tipo de amplificador	$A_V = \frac{v_o}{v_i} \Big _{R_L \rightarrow \infty}$	$G_M = \frac{i_o}{v_i} \Big _{R_L \rightarrow 0}$	$A_I = \frac{i_o}{i_i} \Big _{R_L \rightarrow 0}$	$R_m = \frac{v_o}{i_i} \Big _{R_L \rightarrow \infty}$
	$A_V = \frac{R_L}{R_L + Z_o} A_{Vf}$	$G_M = \frac{Z_o}{R_L + Z_o} G_{Mf}$	$A_I = \frac{Z_o}{R_L + Z_o} A_{If}$	$R_m = \frac{R_L}{R_L + Z_o} R_{Mf}$
	$A_V = \lim_{R_L \rightarrow \infty} A_{Vf}$	$G_M = \lim_{R_L \rightarrow 0} G_{Mf}$	$A_I = \lim_{R_L \rightarrow 0} A_{If}$	$R_m = \lim_{R_L \rightarrow \infty} R_{Mf}$
Relaciones entre los diferentes tipos de amplificadores	$A_V = A_I \frac{Z_o}{Z_i}$	$G_M = \frac{A_I}{Z_i}$ $G_M = \frac{A_I}{Z_i}$	$A_V = A_I \frac{R_L}{Z_i}$	$R_m = Z_i A_V$ $R_m = Z_i A_V$
Red de realimentación ( $\beta$ )	$\frac{v_{if}}{v_{of}} \Big _{i_{if}=0}$	$\frac{v_{if}}{i_o} \Big _{i_i=0}$	$\frac{i_{if}}{i_o} \Big _{v_{if}=0}$	$\frac{i_{if}}{v_o} \Big _{v_i=0}$
Ganancia del amplificador realimentado	$A_{Vf} = \frac{A_V}{1 + \beta A_V}$	$G_{Mf} = \frac{G_M}{1 + \beta G_M}$	$A_{If} = \frac{A_I}{1 + \beta A_I}$	$R_{Mf} = \frac{R_m}{1 + \beta R_m}$
	$A_{Vif} = A_{Vf} \frac{Z_{if}}{Z_{if} + R_S}$	$G_{Mif} = G_{Mf} \frac{Z_{if}}{Z_{if} + R_S}$	$A_{Iif} = A_{If} \frac{R_S}{Z_{if} + R_S}$	$R_{Mif} = R_{Mf} \frac{R_S}{Z_{if} + R_S}$
Impedancia de entrada ( $Z_{if}$ )	$Z_i(1 + \beta A_V)$	$Z_i(1 + \beta G_M)$	$\frac{Z_i}{(1 + \beta A_I)}$	$\frac{Z_i}{(1 + \beta R_m)}$
Impedancia de salida ( $Z_{of}$ ) $Z_{of} = Z_{of} \parallel R_L$	$\frac{Z_o}{1 + \frac{Z_i}{Z_i + R_S} \beta A_V}$	$Z_o \left( 1 + \frac{Z_i}{Z_i + R_S} \beta G_M \right)$	$Z_o \left( 1 + \frac{R_S}{Z_i + R_S} \beta A_I \right)$	$\frac{Z_o}{1 + \frac{R_S}{Z_i + R_S} \beta R_m}$
	$\frac{Z_o}{1 + \beta A_V}$	$Z_o (1 + \beta G_M)$	$Z_o (1 + \beta A_I)$	$\frac{Z_o}{1 + \beta R_m}$

### Efecto de la realimentación en las magnitudes de un amplificador

### AMPLIFICADORES DE POTENCIA

### AMPLIFICADORES DIFERENCIALES

## Amplificadores

Fecha de inicio:

Fecha de finalización:

Nombre:

### Cálculos iniciales:

Máxima corriente que aguanta el transformador:  $I_{2\max} = P_{\text{trt}}/V_{34} = 2,4\text{VA}/18\text{v} = 133\text{mA}$

Tensión de pico en el secundario:  $V_{34p} = V_{34} \cdot \sqrt{2} = 18 \cdot 1,41 = 25,45\text{v}$

Tensión de pico rectificada y máxima de rizado:  $V_{\text{cmax}} = V_{2p} = V_{34p} - 2V_D = 25,4 - 1,4 = 24\text{v}$

Tensión mínima de rizado en el condensador:  $V_{\text{cmin}} = V_{2p} - V_{\text{rpp}} = 24 - 2,5 = 21,5\text{v}$

Tensión media en el condensador:  $V_{\text{cmed}} = V_{2p} - V_{\text{rpp}}/2 = 24 - 1,25 = 22,75\text{v}$

Resistencia de carga:  $R_L = V_L/I_{L\max} = 12\text{v}/50\text{mA} = \mathbf{240\Omega}$  ;  $P_L > 12\text{v}^2/R_L = 144/240 = \mathbf{0,6w}$

Potencia entregada a la carga:  $P_L = 0,6\text{w}$

## ESTABILIZADOR CON ZÉNER

El zéner es el equivalente de dos zéner iguales de 12v en paralelo =>  $I_{zmax} = 40mA \cdot 2 = 80mA$

### Cálculo de Rs:

$$\frac{V_{emax} - V_z}{I_{zmax}} < R_s < \frac{V_{emin} - V_z}{I_{zmin} + I_{Lmax}} \Rightarrow \frac{24 - 12}{80} < R_s < \frac{21,5 - 12}{5 + 50} \Rightarrow 150 \Omega < R_s < 172 \Omega \Rightarrow \mathbf{R_s = 160 \Omega}$$

$$P_s > I_{zmax}^2 \cdot R_s = (80mA)^2 \cdot R_s = 1W$$

### Cálculo del condensador:

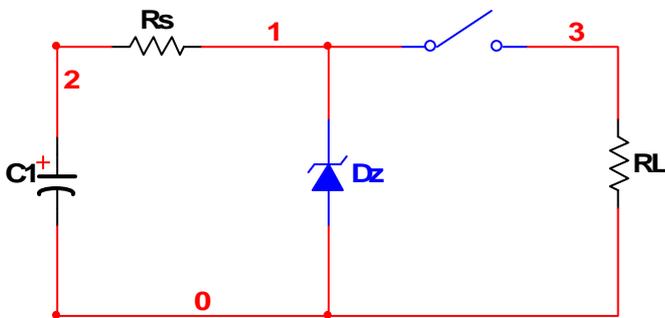
$$I_{smed} = (V_{cmed} - V_z) / R_s = (22,75 - 12) / 0,16K = 67,18mA$$

$$C > I_{smed} / (2f_{red} \cdot V_{rpp}) = 67,18mA / (2 \cdot 50 \cdot 2,5) = 268,75\mu f \Rightarrow \mathbf{C = 270\mu f, 25v}$$

### Rendimiento:

$$\eta = P_s / P_e = 0,6w / (I_{smed} \cdot V_{cmed}) = 0,6w / (0,06718 \cdot 22,75) = 0,6w / 1,53w = 0,392$$

$$\mathbf{\eta (\%) = 39,2\%}$$



$$V_e = V_c; I_e = (V_e - V_z) / R_s$$

Sin carga:

$$I_z = V_s / R_s; I_L = 0$$

Con carga:

$$I_z = V_s / R_s - I_L$$

### MEDIDAS:

$$\underline{V_s \quad I_z \quad V_z \quad V_{rppc} \quad V_{rppL} \quad Pe \quad Ps \quad \eta}$$

Sin carga:

Con carga:

**REGULADOR SERIE**

Elegimos una  $I_2=5\text{mA}$  ;  $\beta_{\text{min}}=40$ ,  $\beta_{\text{max}}=200$ .

**Cálculo del transistor de potencia:**

$$I_{c1\text{max}} > I_{L\text{max}} = \mathbf{50\text{mA}}$$

$$P_{T1} = I_{c1\text{max}} \cdot V_{CE1\text{max}} = I_{L\text{max}} \cdot (V_{e\text{max}} - V_s) = 0,05 \cdot (24 - 12) = \mathbf{0,6\text{w}}$$

**Cálculo del zéner:**

$$V_Z = V_s / 2 = 12 / 2 = 6\text{v} \Rightarrow \mathbf{V_z = 6\text{v1}, I_{z\text{max}} = 40\text{mA}, I_{z\text{min}} = 5\text{mA}}$$

$$I_{B1\text{min}} = \frac{I_{c\text{min}}}{\beta_{\text{max}}} = \frac{5}{200} = 25\mu\text{A}; I_{B1\text{max}} = I_{c1\text{max}} / \beta_{\text{min}} = 50 / 40 = \mathbf{1,25\text{mA}}$$

$$\mathbf{V_{B1}} = V_{BE1} + V_s = 0,7 + 12 = \mathbf{12,7\text{v}}$$

**Cálculo de  $R_1$ :**

$$\frac{V_{e\text{max}} - V_{B1}}{I_{e\text{max}} + I_{B1\text{min}}} < R_1 < \frac{V_{e\text{min}} - V_{B1}}{I_{e\text{min}} + I_{B1\text{max}}} \Rightarrow \frac{24 - 12,7}{40,025} < R_1 < \frac{21,5 - 12,7}{6,25} \Rightarrow \mathbf{0,28\text{k}\Omega < R_1 < 1,4\text{k}\Omega \Rightarrow}$$

$$\mathbf{R_1 = 1\text{k}\Omega; P_1 > \frac{(V_{\text{med}} - V_{B1})^2}{R_1} = \frac{(22,75 - 12,7)^2}{1\text{k}} = 0,1\text{w}}$$

$$I_{1\text{max}} = \frac{(V_{e\text{max}} - V_{B1})}{R_1} = \frac{(24 - 12,7)}{1\text{k}} = \mathbf{11,3\text{mA}}$$

**Cálculo del transistor de baja potencia:**

$$I_{z\text{max}} > I_{1\text{max}} - I_{B1\text{min}} = 11,3\text{mA} - 0,025\text{mA} = \mathbf{11,27\text{mA}} = I_{c2\text{max}} ;$$

$$P_{T2} = I_{c2\text{max}} \cdot V_{CE2\text{max}} = I_{L\text{max}} \cdot (V_{B1} - V_z) = 11,27\text{mA} \cdot (12 - 6,1)\text{v} = \mathbf{66,5\text{mW}}$$

$$I_{B2\text{max}} = I_{c2\text{max}} / \beta_{\text{min}} = 11,27\text{mA} / 40 = \mathbf{0,28\text{mA}}$$

**Cálculo de  $R_2$ :**

$$I > I_{B2\text{max}} = 5\text{mA}; \mathbf{V_{B2}} = V_{BE2} + V_z = 0,7 + 6,1 = \mathbf{6,8\text{v}}; \mathbf{R_2} = \frac{V_s - V_{B2}}{I} = \frac{12 - 6,8}{5} = \mathbf{1\text{K}\Omega}$$

**Cálculo de  $R_3$ :**

$$I_{R3} = I_2 - I_{B2\text{max}} = 5\text{mA} - 0,28\text{mA} = 4,72\text{mA}; \mathbf{R_3} = \frac{V_{B2}}{I_{R3}} = \frac{6,8}{4,7} = \mathbf{1,44\text{K}\Omega}$$

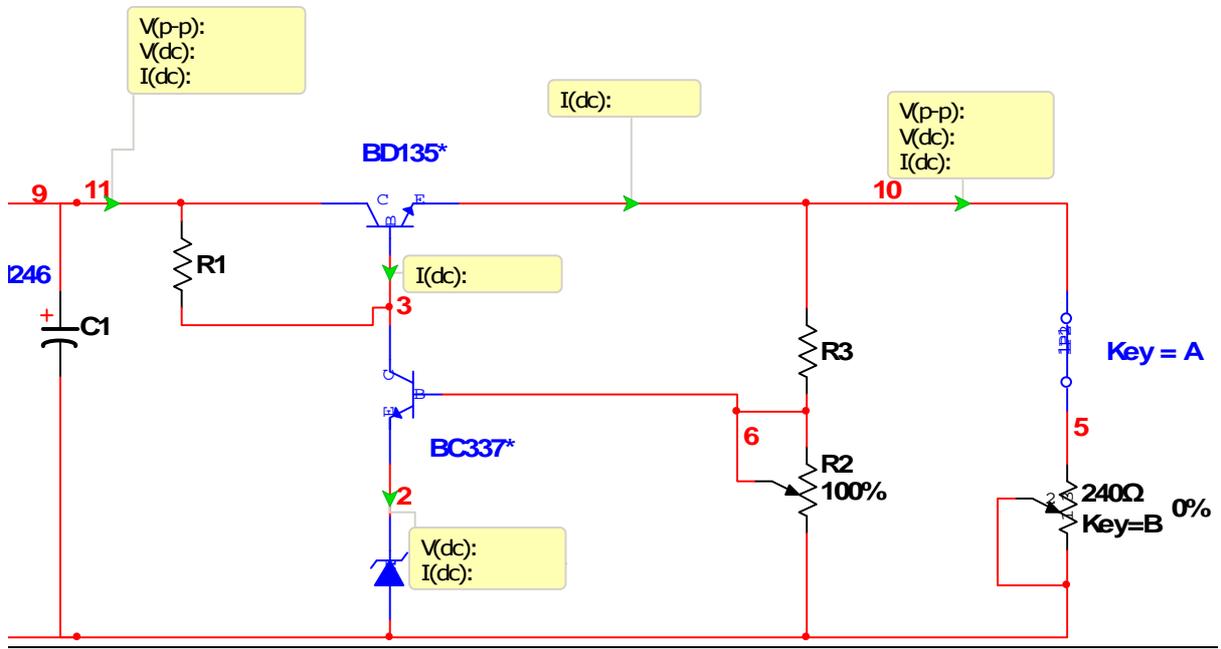
**Cálculo del condensador:**

$$I_{1\text{med}} = (V_{c\text{med}} - V_{B1}) / R_1 = (22,75 - 12,7) / 1\text{K} = 10\text{mA}$$

$$C > (I_{L\text{max}} + I_{1\text{med}}) / (2f_{\text{red}} \cdot V_{\text{rpp}}) = (50\text{mA} + 10\text{mA}) / (2 \cdot 50 \cdot 2,5) = 240\mu\text{f} \Rightarrow \mathbf{C = 270\mu\text{f}, 25\text{v}}$$

$$\mathbf{Rendimiento:} \eta = P_s / P_e = 0,6\text{w} / (I_{c\text{med}} \cdot V_{c\text{med}}) = 0,6\text{w} / (0,06 \cdot 22,75) = 0,6\text{w} / 1,36\text{w} = 0,44$$

$$\mathbf{\eta (\%) = 44\%}$$



$V_e = V_c$ ;  $I_e = (I_{c1} + I_1) = I_{E1} + I_1 = I_2 + I_L + I_1 = V_2/R_2 + I_L + V_1/R_1$   
 $I_z = I_{E2} = \beta_2 \cdot I_{B2} = \beta_2 \cdot (I_2 - I_3) = \beta_2 \cdot (V_2/R_2 - V_3/R_3)$

Sin carga:

$I_z = V_s/R_s$  ;  $I_L = 0$

Con carga:

$I_z = V_s/R_s - I_L$

MEDIDAS:

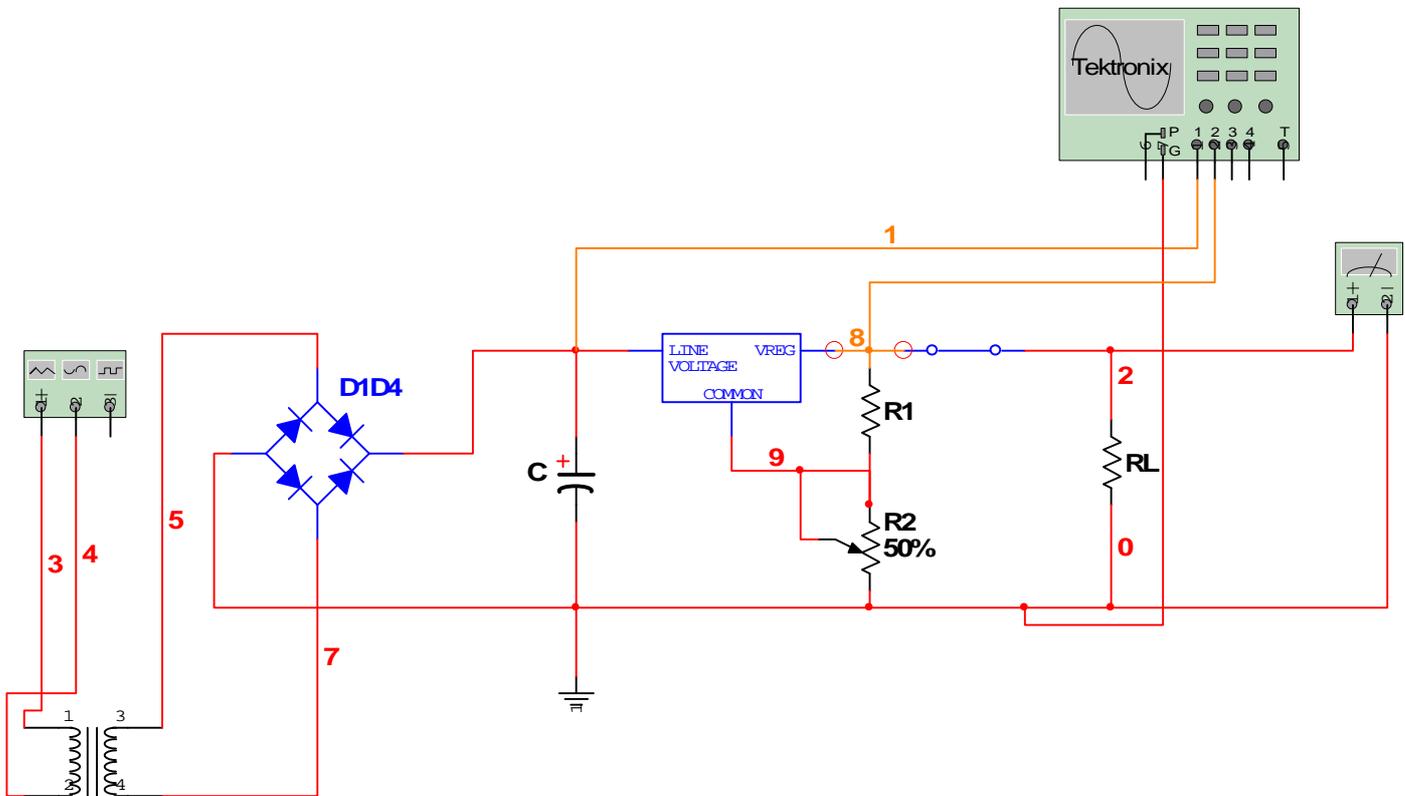
$V_c$	$V_1$	$V_z$	$V_L$	$V_2$	$V_3$	$V_{rppc}$	$V_{rppl}$	$P_e$	$P_s$	$\eta$
-------	-------	-------	-------	-------	-------	------------	------------	-------	-------	--------

Sin carga:

Con carga:

**REGULADOR INTEGRADO:**

**Construir una fuente de alimentación regulable(12v->20v) con CI**



**Características del regulador:**

- Vn=**
- Vemax=**
- Vemin=**
- (Ve-Vs)min=**

$Vemin < V_e < Vemax$

Como  $V_e = 24v$  y  $V_{smax} = 20v \Rightarrow V_e - V_s = 4v > (V_e - V_s)_{min}$

$I_Q = 7mA; R_1 = 12K\Omega; C = 270\mu f, 25v$

$V_L = 12v \Rightarrow V_n = 12v$  y  $R_2 = 0; I_{R1} = V_n / R_1 = 12v / 12K = 1mA$

$V_L = 20v \Rightarrow V_n = 12v$  y  $R_2 = (V_L - V_n) / (I_{R1} + I_Q) = (20 - 12) / (1 + 7) = 1K\Omega$

**MEDIDAS:**

$V_c \quad V_L \quad I_e \quad V_{rppc} \quad V_{rppL} \quad P_e \quad P_s \quad \eta$

Sin carga:

Con carga: