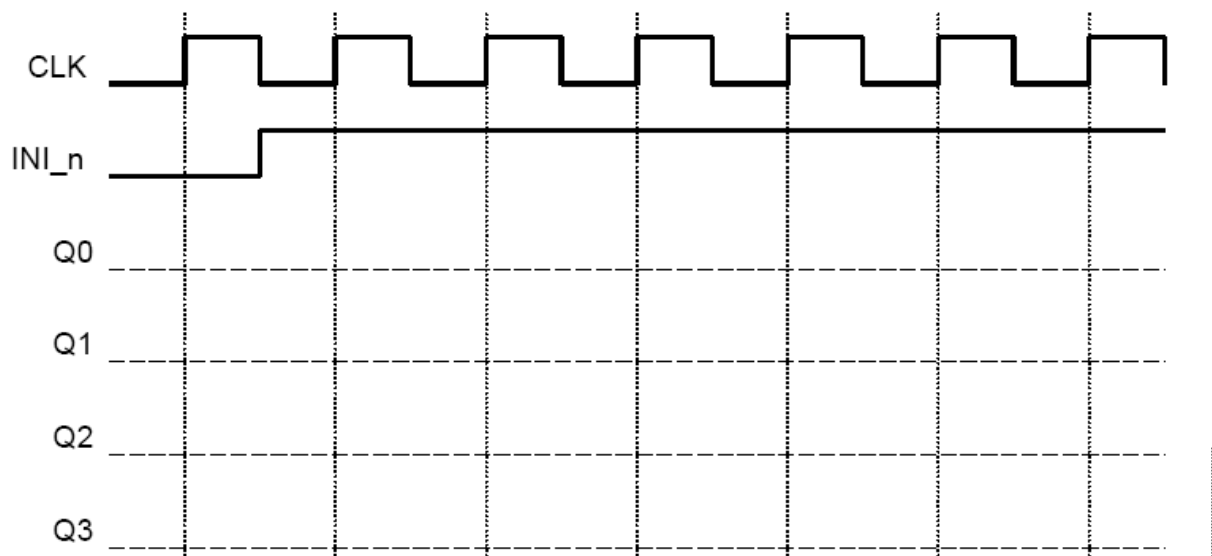
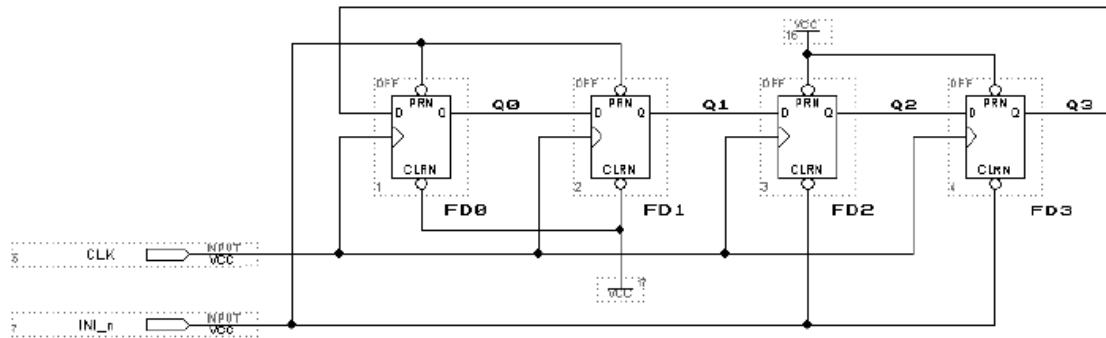
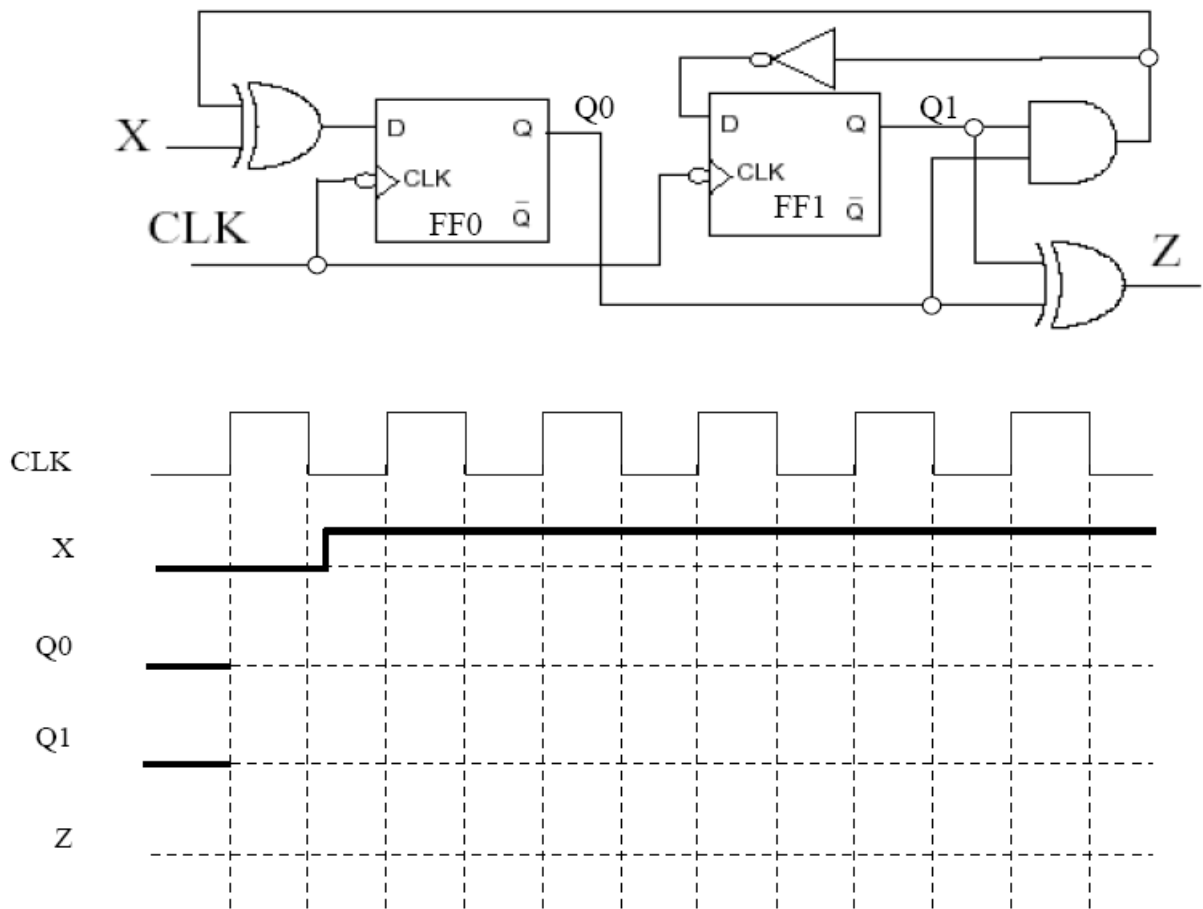


Problemas circuitos secuenciales

1.- Rellenar el cronograma para el circuito de la figura



2.- Rellenar el cronograma para el circuito de la figura



3.- teniendo en cuenta los siguientes datos, ¿cual es la máxima frecuencia de reloj para el circuito del ejercicio anterior?

t_p (puertas lógicas) = 10 ns

t_p (flip-flop D) = 9 ns

t_{set-up} (flip-flop D) = 3 ns

t_{hold} (flip-flop D) = 2 ns

4.- A partir de contadores 74190 o 74191 realizar un cronómetro que cuente horas, minutos y segundos. El cronómetro dispondrá de una entrada para ponerlo a cero y otra para ponerlo en marcha o pararlo.

5.- A partir de 74194, realizar un contador en anillo de 8 bits. El contador tendrá una entrada de reset que lo inicializará a 00000001. cuando esté desactivada esta entrada contará, rotando el 1 activo.